



Atelier

La formalisation de la simulation

Jeudi 1^{er} octobre – 9h30 – Salle Europe du LAAS-CNRS

La simulation est une activité de recherche et de développement qui devient de plus en plus importante pour des raisons d'échelle, d'économie et de certification. Par exemple, dans l'industrie aéronautique, les discussions sont en cours pour réduire le nombre des essais et utiliser la simulation comme un outil de validation et de certification.

Au cours de cet atelier, cinq chercheurs apporteront des éclairages croisés sur la problématique de la recherche en simulation qui va de VV&A (Vérification, Validation & Accréditation) à l'évaluation de la simulation et concerne aussi les outils de simulation. Dans ce contexte, la formalisation de la simulation permet de définir les cadres et les évaluations quantifiables basés sur des métriques qui permettent de mesurer la confiance à accorder à la simulation. Dans cette démarche la notion de modèle est au centre des préoccupations. Au cours de cet atelier, cinq chercheurs apporteront des éclairages croisés sur cette problématique.

Cet atelier est organisé à l'occasion de la soutenance de la thèse de Vincent Albert
Evaluation de la validité de la simulation dans le cadre du développement des systèmes embarqués
qui aura lieu le mercredi 30 septembre au LAAS-CNRS à 10h30 en salle Europe du LAAS-CNRS

Programme

A. Nketsa (LAAS-CNRS)

Introduction de l'atelier

Thème : Simulation - Preuves formelles - Plate-forme

S. Hessam (Université d'Arizona, USA)

(collaborateur de B. Zeigler fondateur du modèle DEVS, Discret Event System Specification)

Thème : DEVS - Outils - Vérification formelle - Simulation et *codesign*

N. Giambiasi (Université Aix-Marseille et LSIS)

Thème : DEVS - Théories et Pratiques au LSIS

J. Casteres (Airbus, Toulouse)

Thème : Pratiques, attentes et expériences industrielles de la formalisation de la simulation chez Airbus

R. Jacquart (ONERA, Toulouse)

Thème : Travaux en matière de VV&A à l'ONERA